

FPGA新板卡验证 - 性能 #622

FPGA BA5200版本的下行峰值测试

2021-08-11 16:09 - 吕国荣

状态:	已解决	开始日期:	2021-08-01
优先级:	普通	计划完成日期:	2021-08-11
指派给:	吕国荣	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	系统	CPU类型:	
描述			

历史记录

#1 - 2021-08-11 16:11 - 吕国荣

- 文件 下行峰值测试记录.png 已添加
- 状态 从 新建 变更为 已解决

下行调整了scale的取值为0x137，测试结果如下：

下行测试，											
测试条件	灌包速率Mbps	UE侧收到的下行速率Mbps				误码率%				信道条件	备注
		PHY	MAC	PDCP	SDAP	BLER	MCS	SS-RSRP	SS-SINR	DL-SINR	
修改scale后	410m	407	407	405	404.9	0%	22	-72.69	29	30	
	550m	533	531	523	522	0%-1%	28	-72.69	29	30	调度次数1491 RB266，没调满
	550m	526			515	1-5%	256QAM/24	-65.88(调整衰减器)	30	30	速率很不稳定，调度次数低于1000，rb数265，误码变化很大，大量的api丢失
DLscale=0x137	700m	726	717	713	300-525	<8%	DL2Ant/256QAM/25	-71.69	33	35	更换CU，满调度，API丢失严重
DLscale=0x137 270.68Rb/1600次	750m	720-750	720-730	700-730	300-500	<8%	DL2Ant/256QAM/26	-71.69	33	34	更换CU，满调度，API丢失严重
DLscale=0x137 270.68Rb/1581次	780m	750-784	750-770	700-740	300-442	<10%	DL2Ant/256QAM/27	-71.69	33	34	更换CU，满调度，API丢失严重

文件

下行峰值测试记录.png	35.6 KB	2021-08-11	吕国荣
--------------	---------	------------	-----