600/5800转频终端 & 5.8G PRU - 功能 #638

功能 # 591 (已解决): 转频电路上板测试

7020工程搭建及测试

2021-09-02 10:07 - 匿名用户

状态:	已解决	开始日期:	2021-10-18
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	FPGA	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
说明: 将y220的7010工程, 增加功能, 搭建7020工程			
7010工程 freq_conv_210707_zc7010/ 7020工程 freq_conv_210902_zc7020			
测试: 见后续子任务			
子任务:			
错误 # 667: 移植工程后收不到单音 (或者单音失真)			已解决

历史记录

#1 - 2021-09-03 11:43 - 匿名用户

迁移合并 新的sync_alg代码时, ip合并遇到问题。

#2 - 2021-10-12 09:42 - 匿名用户

新建工程freq_conv_zc7020_T211011a, 合并freq_conv_210909_zc7010_versionD以及ht5859_cvt_r01

2020.1样例工程在板
2020.1样例工程转2018.3, 在板
合并工程
基础性能测试
功能测试

#3 - 2021-10-18 16:40 - 匿名用户

2020.1样例工程在板
2020.1样例工程转2018.3, 在板
合并工程 工程名称freq_conv_zc7020_T211011a
基础性能测试

功能测试

#4 - 2021-10-29 17:30 - 匿名用户

- 状态从 新建 变更为 进行中

2020.1样例工程在板
2020.1样例工程转2018.3, 在板
合并工程 工程名称freq_conv_zc7020_T211011a
更新版本freq_conv_zc7020_T211011_ver4.zip, 已上库\YZHvfpga_nr;
测试时偏、频偏、tdd切换位置ok

基础性能测试

功能测试

#5 - 2021-10-29 17:32 - 匿名用户

- 状态从 进行中 变更为 已解决

- 父任务 被设置为 #591

2020.1样例工程在板
2020.1样例工程转2018.3，在板
合并工程 工程名称freq_conv_zc7020_T211011a
更新版本freq_conv_zc7020_T211011_ver4.zip，已上库\YZHMfpga_nr；
测试时偏、频偏、tdd切换位置ok

搭建完毕，其他测试见HT5859测试