

STE - 错误 #657

AU 上下行功能

2021-10-08 10:43 - 匿名用户

状态:	已解决	开始日期:	2021-10-08
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:		CPU类型:	
描述			
问题：无tti输出			

历史记录

#1 - 2021-10-08 11:57 - 匿名用户

问题一：sym/slot/cp_infor的x86使用的是156.25m下的配置，
解决：暂时手动写死为122.88m下配置

问题二：au 无slot_tti等中断输出。
分析：无输出使能信号sfn_set_valid
解决：暂时使用tti_en连接到sfn_set_valid

#2 - 2021-10-20 10:13 - guo hanlin

- 项目从 STE UT 变更为 STE

#3 - 2021-11-04 12:21 - 匿名用户

- 状态从 新建 变更为 已解决