

## 2.0基站产品化测试 - 错误 #661

### PRU起不来

2021-10-13 14:11 - 周磊

状态:	已关闭	开始日期:	2021-10-13
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	FPGA板卡类型:	690T+PRU
发现问题版本:	Rel_2.1.7P	CPU类型:	
目标解决问题版本:	Rel_2.1.8P		
<b>描述</b>			
简述：启站流程，PRU起不来 测试环境：40 测试版本：Rel2.1.7P 问题描述：启站流程，PRU起不来			
<b>相关的问题:</b>			
关联到 STE - 错误 #676: PHY启动时卡在：Start config RU		已解决	2021-10-27

### 历史记录

#1 - 2021-10-13 14:59 - 吕国荣

- FPGA板卡类型 被设置为690T+PRU

#2 - 2021-10-21 11:16 - 匿名用户

- 状态从新建 变更为 转测试

- % 完成 从 0 变更为 100

#### 现象：

上电时，ru ps接收的频点地址/数据可能为0  
上电运行正常，重启站（非断电及reboot，重运行phy/cu/du）时，卡死在频点配置  
上电时，卡死在ru版本回读  
卡死在频点配置  
ps状态机，调测丢数，串口未丢数

#### 问题：

系ru上电初始化未完成，接收命令无法传入cm函数  
系重启站跟上电或者reboot时，在5341配置阶段，ecpri部分的复位及时钟表现不同，导致ecpri建链异常，光口时钟恢复正常，但无法传数据。  
现象 引起ru状态机卡死，版本无法回读  
ru状态机问题，proc\_busy拉高，但状态机idle，频点未配置完，x86的回读失败，一致等待  
调测可能因为set false path导致时序不完全符合，出现偏差丢数

#### 解决：

增加40s的等待时间，保证ru上电初始化完成  
驱动增加对tti\_en的判断，若上电或reboot，配置5341；重启站，不配置5341；  
解决状态 后不出现此情况  
增加调测后未复现问题，挂起  
使用bk\_transit跟proc\_busy组合观察

测试au版本 :E1F\_EPB02\_V\_1\_1\_2\_T211019\_harqD7E2\_CM2b/

ru版本 :R2F\_FFB02\_V\_1\_0\_0\_T210906e\_copy231\_testbug/ 版本回读：e7210906

#3 - 2021-10-27 18:26 - guo hanlin

- 关联到 错误#676: PHY启动时卡在：Start config RU 已添加

#4 - 2021-11-04 14:08 - 匿名用户

- 状态从转测试 变更为 已解决

#5 - 2022-07-20 04:18 - 高峰

- 状态从已解决 变更为 已关闭