

BA5000平台 - 错误 #692

DELL服务器 Fecdemo 跑不起来

2021-11-11 20:14 - 杨 晋

状态:	已关闭	开始日期:	2021-11-11
优先级:	普通	计划完成日期:	
指派给:	杨 晋	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
使用仅编码版本测试，现象是编码返回的第一包PCIe总线未发送完成			

历史记录

#1 - 2021-11-11 20:14 - 杨 晋

- 状态从 新建 变更为 进行中

看fpga调测，现象是rq总线输入给fpga的 ready信号某次无效（0）后一直保持0，导致一个数据帧没发送完，完成标志也就没写，详细原因还待再分析

#2 - 2021-11-12 17:19 - 杨 晋

查看rq总线小包头填写的基地址，第一个小包基地址是0x0001_c201_0000，最后一个小包基地址是0x0001_c201_1900（包尾时last拉高但ready一直为低）。

#3 - 2021-11-12 17:19 - 杨 晋

小平新生成一个小的待编码帧，fpga把编码模块注释掉，直接dma环回。x86看到完成了一个帧的传输，在第二个帧时出现同样现象（最后一个小包的包尾时last拉高但ready一直为低）。第一个帧小包基地址从0x0001_c201_0000~~~0x0001_c201_0f00。第二个帧小包基地址从0x0001_c201_0000开始，到0x0001_c201_0500这个小包尾出现ready一直低。

#4 - 2021-11-12 17:20 - 杨 晋

使用690T板卡和11P板卡测试，X86看到也是未收到第一个编码后帧的写完成标志，现象类似

#5 - 2021-11-12 17:52 - 杨 晋

- 状态从 进行中 变更为 已关闭

弋戈在查看DELL产品服务器手册时，发现主板几个插槽支持的PCIE速度等级接线不同。我们插的是X4接线的槽位，更换X8接线的槽位后，Feccdemo2正常。