

WI - 功能 #70

V3 射频卡换回crc不正确

2020-03-17 15:50 - 周 仁泉

状态:	已关闭	开始日期:	2020-03-17
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			

历史记录

- #1 - 2020-03-17 15:50 - 周 仁泉
- 主题 从 V3 射频卡换回crc不争取 变更为 V3 射频卡换回crc不正确
- #2 - 2020-03-17 15:51 - 周 仁泉
- 指派给 被设置为 匿名用户
- #3 - 2020-03-17 17:17 - 匿名用户
- 状态 从 新建 变更为 已解决
- % 完成 从 0 变更为 100
- 问题 spi的片选cs切换问题
解决：修改spi模块局部代码解决
- 问题 mcs failed (multi chip sync)
解决：x86端调整时序解决
- 问题 CRC错误，收发频点有错位、IQ路数据反移
解决：参考v3的ad9371模块，修改rf_interface模块的axis_tx_tdata的字节序
- 问题 SYSREF MISS 的问题
解决：x86将给04828的SYNC信号重复发送。另外注意对204B ip核的SYSREF的配置，如always on /re sync
- 问题 SYSREF无法抓取
解决：sysref从04806的连续发送，变为04828的脉冲式发送，需要使用ila的出发模式抓取
相关工程《C1F_NR_V_1_1_0_T200312_XY》
- #4 - 2020-05-11 15:13 - 匿名用户
- 状态 从 已解决 变更为 已关闭