

5.8G pru基础测试

2021-11-18 21:06 - 匿名用户

状态:	已解决	开始日期:	2021-11-18
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	5.8G_PRU	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
发射频点接收频点			

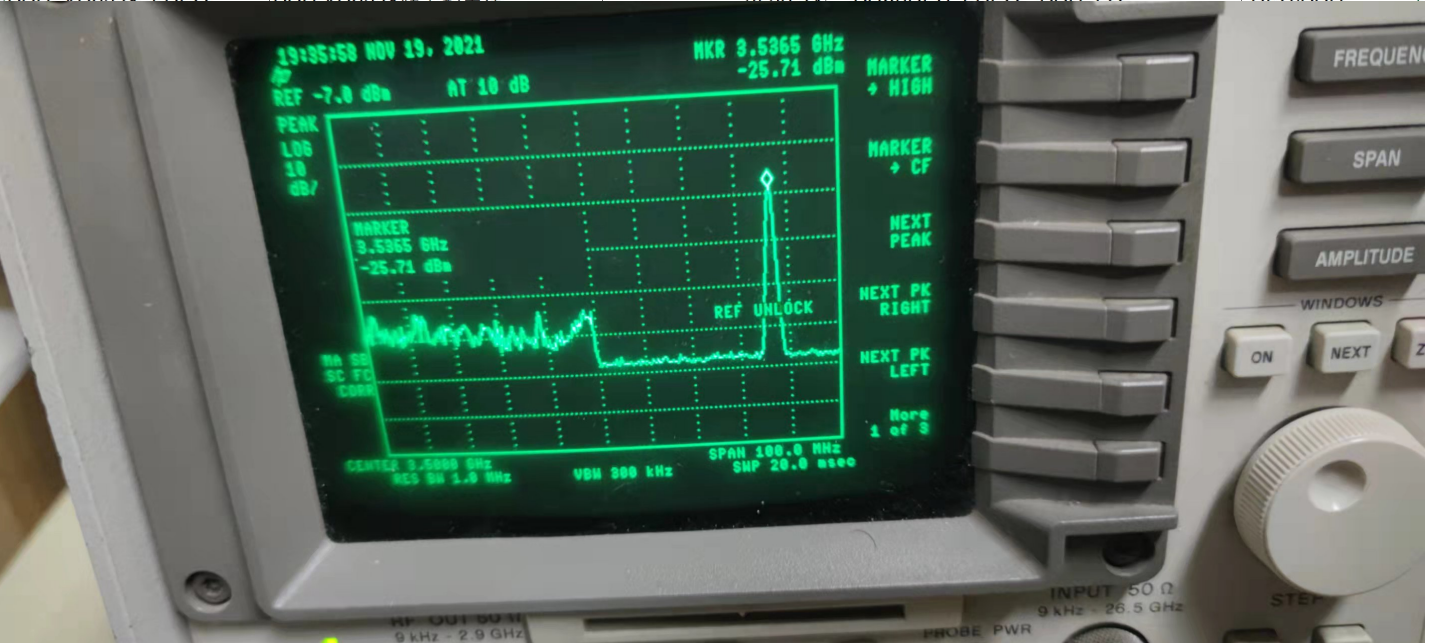
历史记录

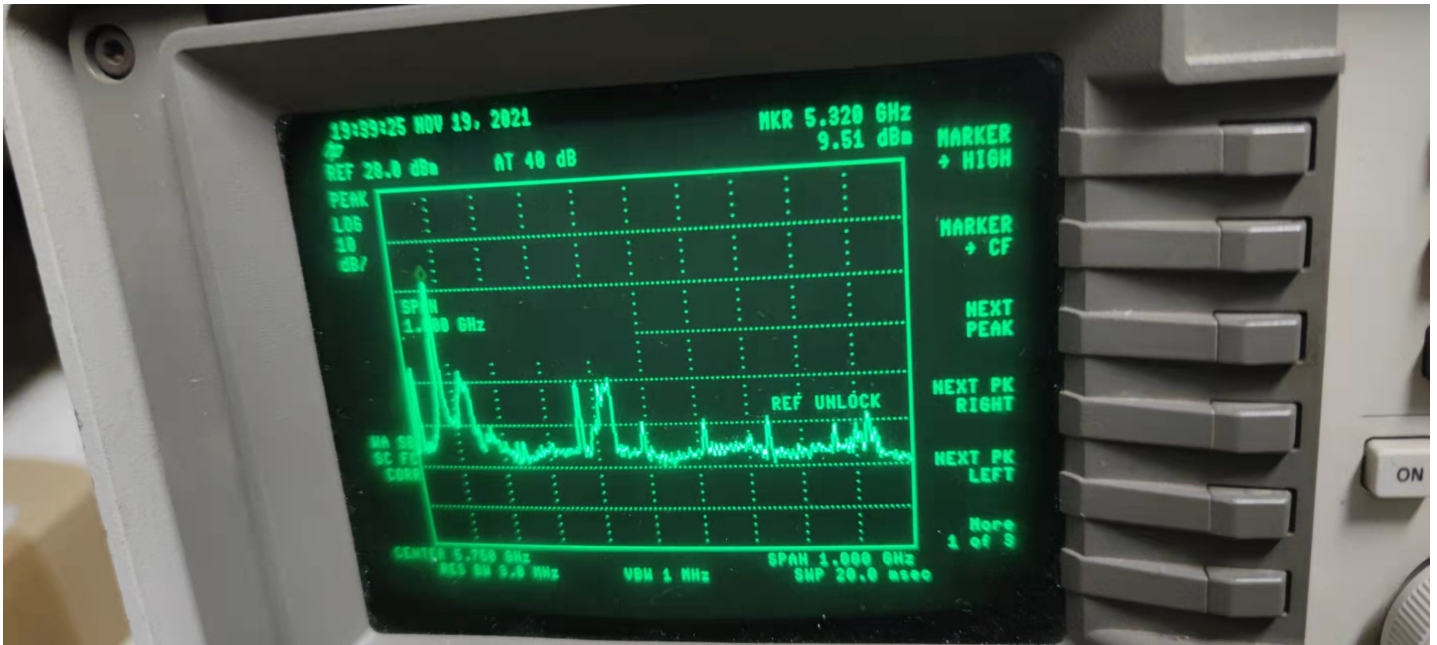
#1 - 2021-11-19 20:08 - 匿名用户

- 文件 211119_c.jpg 已添加
- 文件 211119_b.jpg 已添加
- 文件 211119_a.jpg 已添加

现象：
各模块频点配置正常
输入频点及波形正常
输出频点及波形异常

节点名称	节点含义	频点值/MHz	说明	涉及子系统
PHY_FREQ	PHY 相位补偿频点 (CPE和基站)	3659.7	首先按照3GPP协议定义选择有效频点号	测试
CPE_LO	CPE 变频高本振	9435	CPE_LO为常数	ALL
YZMM_FREQ	空口中心频点 (YZMM配置频点)	5775.3	= CPE_LO - PHY_FREQ	测试
DU_FREQ_VALID	基站 DU 校验频点	3659.7	= CPE_LO - YZMM_FREQ	DU
DU2PHY_CONFIG_FREQ	DU 下发PHY频点	5775.3	= YZMM_FREQ	DU/PHY
GNB_PHY_FREQ	PHY 相位补偿频点	3659.7	= CPE_LO - DU2PHY_CONFIG_FREQ	PHY
PHY2DEV_FREQ	PHY 配置到Dev	5775.3	= DU2PHY_CONFIG_FREQ	PHY/DEV
PRU_LO	PRU 变频本振	2242.56	PRU_LO 为常数	PRU
PRU_AD9374_FREQ	PRU AD9374 芯片配置值	2589.74	PHY2DEV_FREQ - PRU_LO	DEV/PRU





#2 - 2021-11-23 16:54 - 匿名用户

- 状态从新建 变更为 挂起
- % 完成 从0 变更为 20

现象：
经过到威视锐调试，顶层sw_refs/spi总线接口均可在硬件管脚测到，且信号正常。但4351未锁定。
频繁配置有概率表现4351锁定。

分析：原因疑似威视锐硬件问题

处理：等待硬件调试完毕

#3 - 2021-11-23 17:17 - 匿名用户

测试工程版本：R2F_FFB02_V_2_0_0_T211105_5p8G_terminal_ver1_new 版本打印"ru version :211105_ver1.1 new"

#4 - 2021-11-23 18:59 - 匿名用户

经李辰测试，为platform_drivers.c中的4351的极性取反了，应当为0。

#5 - 2021-11-24 14:27 - 匿名用户

经过测试，频点正确输入频点（使用板载晶振）
输出值 理论值 差值
3532.74
5771.68
=5775.3M-3.84M+300k 5775.3
3.62

3507.44 5754.08M
=5750M+3.84M+300k 5750 4.08

功率：20.58dBm
工程：R2F_FFB02_V_2_0_0_T211105_5p8G_terminal_ver1_new
版本：ru version :211105_ver1.2 new

#6 - 2021-11-24 15:38 - 匿名用户

- 状态从挂起 变更为 进行中
- % 完成 从20 变更为 100

#7 - 2021-11-24 15:38 - 匿名用户

- 状态从进行中 变更为 已解决

#8 - 2021-11-24 15:53 - 匿名用户

- 状态 从 已解决 变更为 进行中
- % 完成 从 100 变更为 70

#9 - 2021-11-24 16:33 - 匿名用户
- 状态 从 进行中 变更为 已解决
- % 完成 从 70 变更为 100

工程：R2F_FFB02_V_2_0_0_T211105_5p8G_terminal_ver2
版本：211105_ver2.2

测试发射频点符合预期5775.3（去除频谱仪频偏）

文件			
211119_c.jpg	293 KB	2021-11-19	匿名用户
211119_b.jpg	273 KB	2021-11-19	匿名用户
211119_a.jpg	253 KB	2021-11-19	匿名用户