

2.0基站产品化测试 - 错误 #774

TTI跳变（TTI间隔突然大于625us）

2022-03-04 11:28 - 周 磊

状态:	已关闭	开始日期:	2022-03-04
优先级:	普通	计划完成日期:	
指派给:	吕 国荣	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	690T+AD9371
发现问题版本:	Rel_2.1.9	CPU类型:	
目标解决问题版本:	Rel_2.1.9		
描述			
简述：底层（ru）提供的tti间隔，突然超过625us,slot 号出现了跳变。正常间隔是500us。【2022.03.02】			
测试环境：246			
测试版本：Rel2.1.9			
问题描述：底层（ru）提供的tti间隔，突然超过625us,slot 号出现了跳变。正常间隔是500us。			
相关的问题:			
关联到 2.0基站产品化测试 - 错误 #780: 终端入网测试，CPE重启第一次后可以正常入网，再次重启，无法正常入网。		已关闭	2022-03-22
关联到 2.0基站产品化测试 - 错误 #949: 宝德服务器出现 tti 不连续，跳变		已关闭	2022-10-14

历史记录

#1 - 2022-03-14 18:26 - 吕 国荣

- 状态从 新建 变更为 转测试

物理层调整tti间隔保护，从625us提高到 635us

#2 - 2022-09-14 03:25 - 吕 国荣

- 关联到 错误 #780: 终端入网测试， CPE重启第一次后可以正常入网，再次重启，无法正常入网。phy进程有挂死日志打印：TTI间隔突然变大 已添加

#3 - 2022-09-14 03:25 - 吕 国荣

- 主题从 TTI跳变 变更为 TTI跳变（TTI间隔突然大于625us）

#4 - 2022-10-14 03:42 - 吕 国荣

- 关联到 错误 #949: 宝德服务器出现 tti 不连续，跳变 已添加

#5 - 2023-02-24 18:22 - 吕 国荣

- 状态从 转测试 变更为 已解决

更改cpu的中断平衡后未出现，先关闭问题单

#6 - 2024-07-10 17:29 - 高峰

- 状态从 已解决 变更为 已关闭