

600/5800转频终端 & 5.8G PRU - 功能 #798

5.8G tec 第三次复测。

2022-05-16 09:37 - 匿名用户

状态:	已关闭	开始日期:	2022-05-16
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:	TEC	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA		
描述			
第一次：改低本振			
第二次：修改0增益			
第三次：收到4块5.8G转频板			

历史记录

#1 - 2022-05-16 02:04 - 匿名用户

根据何流的说法，lte信号， 占空比1， 输入23dBm， evm 恶化2.7%
功放板的PA/LNA切换时延定为5us。

#2 - 2022-07-25 01:54 - 匿名用户

- 状态从 新建 变更为 已关闭
- 问题归属 FPGA 已添加

暂无计划复测， 关闭