600/5800转频终端 & 5.8G PRU - 功能 #800

tec的频偏问题

2022-05-16 10:18 - 匿名用户

状态:	已解决	开始日期:	2022-05-16
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	TEC	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA		
描述			
现象：根据@曹允宗，5.8G tec的串口打印频偏值不稳定，偏差到达khz级别			

历史记录

#1 - 2022-06-21 12:35 - 匿名用户

- 状态从 新建 变更为 已解决
- % 完成 从 0 变更为 100
- 问题归属 FPGA 已添加

推测可能是转频板的相偏补偿频点不正确，导致计算频差过大。