

【开发】TEC AD9361的AGC功能开发

2022-05-18 11:36 - 匿名用户

状态:	挂起	开始日期:	2022-05-18
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:	TEC	预期时间:	8.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA		
描述			
说明：下行功率不同，需要调节9361通道的增益，通过AGC进行。 需求：实现AGC调节9361的通道的ssb功率在 2^{11} 的幅值（满值 2^{12} ）。			

历史记录

#1 - 2022-06-22 01:51 - 匿名用户

- 状态从新建变更为挂起
- 问题归属FPGA已添加