

NR - 功能 #84

上行同步功能开发

2020-03-24 18:11 - 吕 国荣

状态:	挂起	开始日期:	2020-03-04
优先级:	高	计划完成日期:	2021-06-01
指派给:	guo hanlin	% 完成:	99%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
终端侧的上行同步功能开发			
子任务:			
错误 # 90: no EMMS instruction before call to function			已解决
错误 # 91: 在板测试SSB在错误的slot上发送			已关闭
错误 # 92: 在板接收的同步信道slot40数据不正确			已解决
错误 # 93: 同步信道在板测试CRC错误			已关闭
错误 # 94: 同步信道接口配置sfdx和频偏导致跳帧挂死或数据错误			已解决
错误 # 95: 同步信道滤波器相关计算错误			已解决
错误 # 105: 内环在板初始捕获中去除printf导致挂死			已解决
错误 # 107: 同步信道在新平台测试接收数据错误			已解决
错误 # 108: x86与FPGA对IQ数据的定义不同			已关闭
错误 # 110: 同步信道在新平台运行超时挂死			已解决
错误 # 113: 频偏调整接口导致的挂死			已解决
错误 # 114: 同步信道decomp接收的数据头中的slotidx和decomp入参slotidx不一致，导致trac...			已关闭
错误 # 115: 无法进入同步任务			已解决
错误 # 125: 同步信道样点调整错误			已解决
错误 # 128: 频偏调整不准确导致CRC错误和失步			已解决
功能 # 131: 同步信道频偏调整平滑功能			已解决
错误 # 132: 同步信道对发测试CRC错误			已关闭
任务 # 133: zlog和采数工具重构			已关闭
错误 # 140: 同源后CRC错误率在30%~50%			已解决
错误 # 145: 运行L1初始化RF时打印value:0, spiBit:5, doneBitLevel:1			已解决
错误 # 146: 同源后64QAM在不同MCS的下的测试问题			已解决
错误 # 165: MATLAB链路在4RB配置下译码错误			已解决
错误 # 173: 采数工具在MCS=25时无法保存完整的数据文件			已解决
错误 # 174: Matlab多DMRS配置运行报错			已关闭
错误 # 176: MCS25/24时采数异常			已解决
任务 # 180: 驱动版本校验			已关闭
错误 # 187: Matlab TA估计不正确			已解决
错误 # 188: TA补偿开启后偶然性挂死			已关闭
错误 # 197: matlab均衡部分求2X2的逆矩阵有错误			已解决
错误 # 198: CRC校验问题。改变接收端比对数据的方式，用CRC校验判定数据正确方法			已解决
错误 # 199: TBS计算处有问题			已解决
错误 # 202: 外环MCS25, CRC偶错			已解决
错误 # 203: LDPC迭代次数大于3大概率挂死			已关闭
错误 # 204: 开启TA估计后没有容错粒度，样点需完全对齐			已解决
错误 # 206: 对发测试单DMRS CRC错误率40%~50% 双DMRS 10%~20%			已解决
错误 # 221: 双DMRS链路的调试过程中bug			已解决
功能 # 239: 基于信道估计的频偏估计和补偿模块			已解决
错误 # 240: 高频频段（4.0Ghz）射频存在相噪			转测试

错误 # 242: MCS26部分符号星座图发散严重	转测试
功能 # 245: testmac UDP灌包	已关闭
错误 # 246: 上行灌包UE sever发送速率限制在90M	已解决
错误 # 249: FPGA 修改LDPC译码参数	转测试
错误 # 251: 偶然出现的无法同步	已解决
错误 # 252: 灌包测试，接收端无法收到ARP包	已解决

历史记录

#1 - 2023-10-19 16:48 - 高峰

- 状态从新建变更为挂起