

600/5800转频终端 & 5.8G PRU - 错误 #854

【错误】600m tecv2.0 导致卡在msg3

2022-06-07 18:05 - 匿名用户

状态:	已解决	开始日期:	2022-06-07
优先级:	普通	计划完成日期:	
指派给:		% 完成:	100%
类别:	TEC	预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA		
描述			
现象：基站卡在msg3，配置为大上行，TEC显示大上行；tec重配置大上行后，可以接入。			
分析：			
已经检查代码，串口配置与上电配置相同			
需要fpga ila抓取波形确认内置上下行配比			
tec版本：freq_conv_V2_0_0_T220411_ver2			

历史记录

#1 - 2022-06-22 01:49 - 匿名用户

- 状态从新建变更为已解决
- % 完成从0变更为100
- 问题归属FPGA已添加

重新启动后无此现象