

研发产品测试 - 错误 #886

2.1.10pre3版本，接了4根天线，但是只配了2天线。现在只有1个终端接入，但在yzmm显示出2个终端，而且不像是prach频繁接入，两个snr都是正常的

2022-07-15 13:57 - 王 旭初

状态:	已解决	开始日期:	2022-07-15
优先级:	普通	计划完成日期:	
指派给:		% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	DU	FPGA板卡类型:	
发现问题版本:	Rel_2.1.10P	CPU类型:	
目标解决问题版本:	Rel_2.1.11P		
描述			
【环境信息】：核心网（rel15）+bbu(宝德服务器、2.1.10P-pre3版本)+pru(3.6G)+yzmm（2.1.6P1）			
【参数配置】：接入4天线、实际配置2天线			
【问题描述】：2.1.10pre3版本，接了4根天线，但是只配了2天线。现在只有1个终端接入，但在yzmm显示出2个终端，而且不像是prach频繁接入，两个snr都是正常的			
【问题频率】：必现			
【问题影响】：产品功能			
【问题分析】：已反馈日志，持续定位中			

历史记录

#1 - 2022-07-15 06:24 - 匿名用户

DU log看，UE没有接入完成，并且后续也没有该UE调度，DU无法判断该UE的状态，启动RLF timer进行释放。

同时，log中存在如下打印，PUCCH资源存在冲突，需要DU查看分析。
[07-14 15:35:54.341][WARNG]SFN:SLOT Reserved UL resource overlapping. BitMap(0)
[07-14 15:35:54.341][WARNG]PRACH/CmnPUCCH: 0x0000000000003FFCF, DedPUCCH: 0xFFFFFFFFFFFF0F10

解决思路：
1.在 EVT_APP_UE_INIT_NAS_GUARD_TIMER 停掉的时候，启动一个RLF timer，待到收到下一个上行正确接收或下行ACK反馈时停掉RLFTimer，从而避免UE无法释放；
2.解决PUCCH资源冲突，使得该UE的SR pucch接收能够正确被调度。

#2 - 2022-07-15 06:25 - 匿名用户

- 状态 从 新建 变更为 进行中

#3 - 2022-09-21 03:56 - 高峰

- 状态 从 进行中 变更为 已解决

文件

cu界面只有1个ue.jpg	325 KB	2022-07-15	王 旭初
yzmm界面显示2ue.jpg	92.4 KB	2022-07-15	王 旭初
du界面显示2ue.jpg	138 KB	2022-07-15	王 旭初
du_log.zip	35.6 MB	2022-07-15	王 旭初