

NR - 错误 #94

功能 # 84 (挂起): 上行同步功能开发

同步信道接口配置sfidx和频偏导致跳帧挂死或数据错误

2020-04-24 14:44 - guo hanlin

状态:	已解决	开始日期:	2020-04-22
优先级:	高	计划完成日期:	2020-04-24
指派给:	guo hanlin	% 完成:	100%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:			
描述			
同步信道在板测试，发现打开和底层驱动的配置接口函数时会导致运行错误。 问题1：频偏配置错误 问题2：sfidx配置错误			

历史记录

#1 - 2020-04-24 14:49 - guo hanlin

- 状态从新建变更为已解决
- 指派给被设置为 guo hanlin

问题已解决
问题1：驱动侧添加频点初始化，接收和发送端配置频点为2.6Ghz
问题2：FPGA设置sfidx设计变更，已修改驱动侧代码，验证通过

新设计：symbol[3:0] frame[9:0] subframe[5:0] slot[4:0]
旧设计：frm[6:0],sfrm[5:0],slt[4:0],sym[3:0]，

#2 - 2020-04-24 14:55 - guo hanlin

x86配置frame实现错误，当在获取到sfidx的当前帧的下一帧配置set_sfidx，设置参数应为下一帧的起始边界+偏移参数（例如当前为frm9,sf7,sl0,sym0，则应该在frm10,sf0,sl0,sym0处设置frm10,sf0,sl0,sym0 + offset）并在获取当前sfidx时留出提前量

#3 - 2021-02-25 16:16 - guo hanlin

- % 完成从0变更为100