

研发产品测试 - 需求CR #947

DU版本新增需求修改

2022-10-13 14:06 - 匿名用户

|                            |             |         |            |
|----------------------------|-------------|---------|------------|
| 状态:                        | 已解决         | 开始日期:   | 2022-10-13 |
| 优先级:                       | 普通          | 计划完成日期: |            |
| 指派给:                       |             | % 完成:   | 0%         |
| 类别:                        |             | 预期时间:   | 0.00 小时    |
| 目标版本:                      |             | 耗时:     | 0.00 小时    |
| 问题归属:                      | DU          | CPU类型:  |            |
| 目标解决问题版本:                  | Rel_2.1.11P |         |            |
| 描述                         |             |         |            |
| 2.1.11P_Pre2版本，DU新增需求相关的修改 |             |         |            |

历史记录

#1 - 2022-10-13 06:12 - 匿名用户

- 1.增加打桩每个UE调度RB的限制；
- 2.增加yzmm配置项，控制du log的循环存储个数；
- 3.增加yzmm配置参数，修改特殊时隙的符号配比；
- 4.增加滤波过程，对于PHY上报的TA值，进行滤波平滑处理后再下发给UE；

#2 - 2022-10-13 06:26 - 匿名用户

huang xiwen 写到：

- 1.增加打桩每个UE调度RB的限制；
  - 2.增加yzmm配置项，控制du log的循环存储个数；
  - 3.增加yzmm配置参数，修改特殊时隙的符号配比；
  - 4.增加滤波过程，对于PHY上报的TA值，进行滤波平滑处理后再下发给UE；
- 5.修改上行sampling timer的参数和AMBR计算过程，使得UE的调度优先级能够及时更新并得到公平调度。

#3 - 2022-10-13 06:35 - 匿名用户

- 状态从 新建 变更为 进行中

#4 - 2022-10-13 06:35 - 匿名用户

- 状态从 进行中 变更为 已解决