

2.0基站产品化测试 - 错误 #961

PUCCH Format0 未做功率归一化，外场测试远距离存在风险

2022-11-04 19:16 - 高峰

状态:	已拒绝	开始日期:	2022-11-04
优先级:	普通	计划完成日期:	
指派给:	张倩	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	PHY	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.11P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.12P		
描述			
PUCCH Format0 相关门限判断时，未做功率归一化； 存在如下风险： 1. 外场远距离上行接收功率较低的情况下，存在有相关峰却不大门限的风险；			

历史记录

- #1 - 2022-11-08 18:09 - 张倩
- 1.已做功率归一化，暂时不需要修改。
2.现有代码逻辑：
a.接收到的数据和本地序列做相关计算，每一个Cs对应的本地生成的序列都要做相关；
b.找到天线功率_最大对应的循环移位（把每一个Cs都检测一遍）；
c.除了相关之后功率最大信号，剩下的都作为噪声，对噪声信号做平均；
d.将相关之后门限最大信号与噪声平均值做除法，并于门限值进行比较，判断相关峰是否存在。
例：
a.Corr_result(0-7)[6817,31332781,56680,3176,0,0,0,0]；
b.相关之后功率最大信号为31332781；
c.（ 6817+56680+3176 ）/3=22224.33
d.31332781/22224.33=1409.84，将该值与门限值进行比较，1409.84大于此时的门限值9.0,所以相关峰存在。
- #2 - 2022-11-09 09:49 - 匿名用户
- 状态从新建变更为进行中
- #3 - 2022-11-09 11:26 - 高峰
- 状态从进行中变更为反馈
- 问题本身不存在，状态改为反馈
- #4 - 2022-11-11 09:49 - 高峰
- 状态从反馈变更为已拒绝