

2.0基站产品化测试 - 错误 #987

部分FPGA 板卡存在频漂严重的情况

2022-12-06 18:04 - 高峰

状态:	挂起	开始日期:	2022-12-06
优先级:	高	计划完成日期:	
指派给:	高峰	% 完成:	0%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
问题归属:	FPGA	FPGA板卡类型:	115P+PRU
发现问题版本:	Rel_2.1.11P	CPU类型:	Xeon-gold5218(宝德)
目标解决问题版本:	Rel_2.1.12P		
描述			
部分FPGA 板卡存在频漂严重的情况， 西安3.5G环境存在[-500Hz,+500Hz]左右频漂 北京5.8G环境存在 1kHz 左右频漂 北京环境的FPGA板卡已经返厂定位			

历史记录

#1 - 2022-12-06 11:56 - 高峰

- 状态从 新建 变更为 进行中

原厂定位中，目前更换19.2M晶振依然时钟有问题，还在找原因

#2 - 2022-12-06 18:33 - 高峰

原厂反馈：给ocxo调电压的 参考电源芯片有问题，电压有波动，导致了频率的波动

#3 - 2023-02-02 17:21 - 高峰

- 状态从 进行中 变更为 挂起

各别硬件缺陷，暂时先挂起