

## BA5000平台 - 问题

#	跟踪	状态	问题归属	优先级	主题	指派给	更新于
1153	错误	挂起	FPGA	低	3ru时，AU合并模块收到第3个ru的数据比第2个ru晚了几个子符号	杨晋	2023-10-24 10:08
712	任务	新建		低	CPRI 接口功能开发	杨晋	2021-11-22 18:15
709	任务	新建		低	[AU/RU/Dev] 基站通过编译选项支持 2T2R/4T2R/4T4R	杨晋	2021-11-22 18:12