

## BA5000平台 - 问题

#	跟踪	状态	问题归属	优先级	主题	指派给	更新于
1201	任务	新建	DRV	普通	当cu或du或phy崩溃时，增加FPGA日志记录。	战 弋戈	2023-07-06 10:07
749	任务	新建		普通	增加时间默认样点配置时，使用配置文件进行设置。	战 弋戈	2021-12-27 15:44
713	任务	新建		普通	[AU] 上行256QAM FEC	杨 晋	2021-11-22 18:16
712	任务	新建		低	CPRI 接口功能开发	杨 晋	2021-11-22 18:15
711	任务	新建	DRV, FPGA	普通	[AU/RU] 高精度的时间同步(1588)	杨 晋	2022-07-04 12:08
710	任务	新建		普通	[AU] 多RU接收数据合并	杨 晋	2021-11-22 18:13
709	任务	新建		低	[AU/RU/Dev] 基站通过编译选项支持 2T2R/4T2R/4T4R	杨 晋	2021-11-22 18:12
708	任务	转测试	FPGA	高	[AU] 基站 AU同步到输入的PPS外部时钟上	杨 晋	2022-06-25 16:41