

eCPRI

	2026-1				2026-2				2026-3				2026-4				2026-5				2026-6				
	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26
女娲																									
eCPRI																									
DU自环配置split_len=1392byte时，跑一定时间后，显示CRC正确和错误都0																									
DU上电后，FPGA使用Program Device测试，reboot、执行Go.sh后，FPGA发现没有250M时钟																									
修改符号tti产生异常的问题后，DU自环，split_len=1400byte，跑约10分钟后FPGA收不到数据																									
TDD切换功放适配																									
CRC断流时，du上行无数据																									
Ecpri du-ru环回出现两次CRC错3000对4000																									
eCPRI-FR FPGA 2/4天线系统设计																									
tdd移植pru																									
合入代码，出FR_CPRI的DU FPGA版本																									
FR_CPRI调试，X86打印显示FFT DMA收到三次FPGA通知描述符完成，但译码未启动																									
下行FEC ENCODE TX HEADER中的帧号发生跳变，TTI未发生跳变																									
RU硬件问题																									
FEC FTH demo & test 程序实现																									
TDD切换导致204b rx挂死																									
5341配置失败																									
wi tdd实现																									
维测模块测试																									
CM																									
远程升级																									
eCPRI联调测试																									
广播SSB发送 异常，频谱仪检测不到广播信号																									
上行Pusch数据的回调函数在启动一段时间后不再触发																									
终端UE解不出广播																									
[链路分析]UE接入过程，搜不到PSS信号问题																									
PRACH在X86侧收到的数据，抓数看到为全0																									
PRACH收到频域数据后解出的preamble ID和终端侧的不一致																									

PRACH DAGC因子需要重新定标，最终的原因不明，为什么pRU上行功率会发生变化，待进一步解决

FR CPRI TDD调试，在驱动加载前，DU的上行front_hau收到格式错误的数据

FR CPRI TDD调试，DU FPGA新版本回读AD5311值不稳定（之前版本回读值不变）

FR CPRI TDD调试，DU FPGA写入AD5311值CAC0，读回值CA40，二者不一致

基站无法检测到UE的prach（UE正常检测到了广播）

基站下电重启后，出现ue无法检测到广播【0429晚上出现一次】

上行harq重传，FPGA未返回【ecpri版本，挂死和AD9371版本的原因不同】
已解决 0%

基站下电重启后，第一次启动出现prach任务异常导致ul任务超时
已解决 0%

基站下电重启后，小概率出现ue可以正常检测到广播，基站无法检测到上行信号
已解决 0%

基站启动后，驱动读取bar地址无效
已解决 0%

2.206基站 上电初始化报错卡住

Dev对RU CM配置写不生效问题