

STE - 问题

#	跟踪	状态	问题归属	优先级	主题	指派给	更新于
1955	错误	新建	终端	普通	wn5gNrUePsRrcCsEvlCell文件中wnRrcCsIsCellBrdd函数中通过MIB消息判断小区是否被bared的判断出错	刘 播雨	2024-07-12 17:53
735	错误	转测试		普通	FPGA1211出的版本在线加载后，第一次reboot测试，发现pss_conv模块输出head_fifo被写满，phy打印时隙号不匹配	杨 晋	2021-12-15 14:46
695	错误	挂起		普通	驱动初始化时出现与PucchSeq内存分配相关的异常打印	guo hanlin	2021-12-21 09:56
672	功能	进行中		普通	MKL DFTI 使用说明		2021-10-26 12:31
670	错误	新建		普通	l1c和phy接口变量需要提前申请内存以及内存释放	王 哲	2021-10-21 18:33
668	错误	挂起		普通	FPGA使用FH进行demo测试，概率性出现跑一会接收异常	杨 晋	2021-10-22 17:19
655	功能	进行中		普通	测试环境搭建	guo hanlin	2021-12-20 11:27